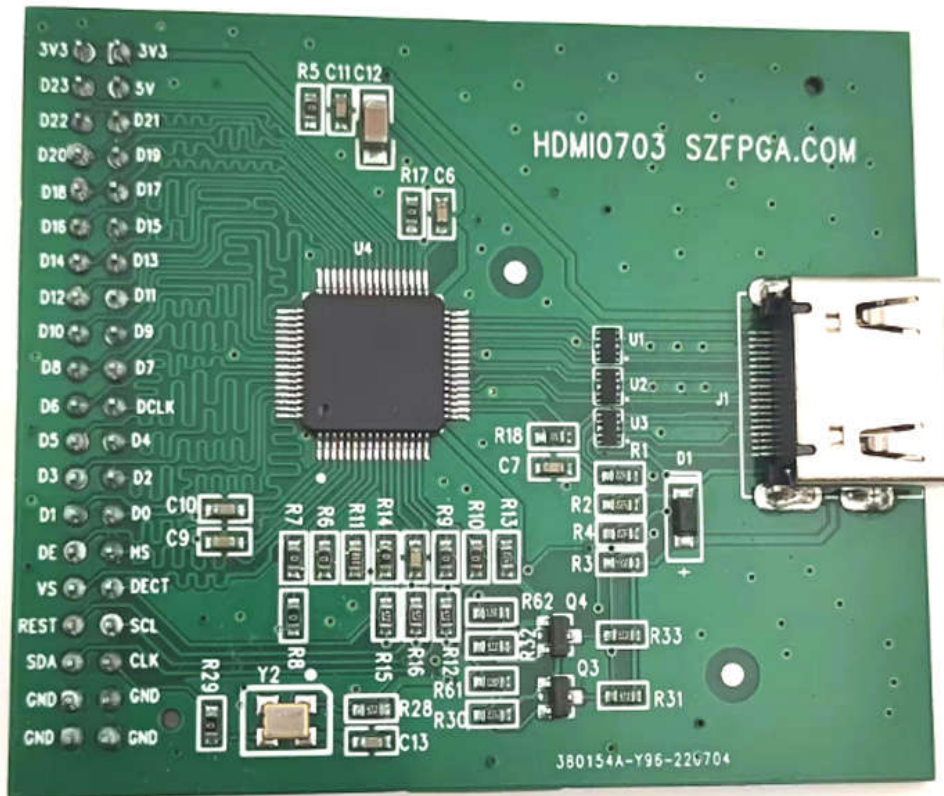


DVI 配套板说明书



技术支持与反馈

深圳市飞录科技有限公司提供全方位技术支持，在使用过程中如有任何疑问或建议，可直接与公司联系：

网址：www.szfpga.com

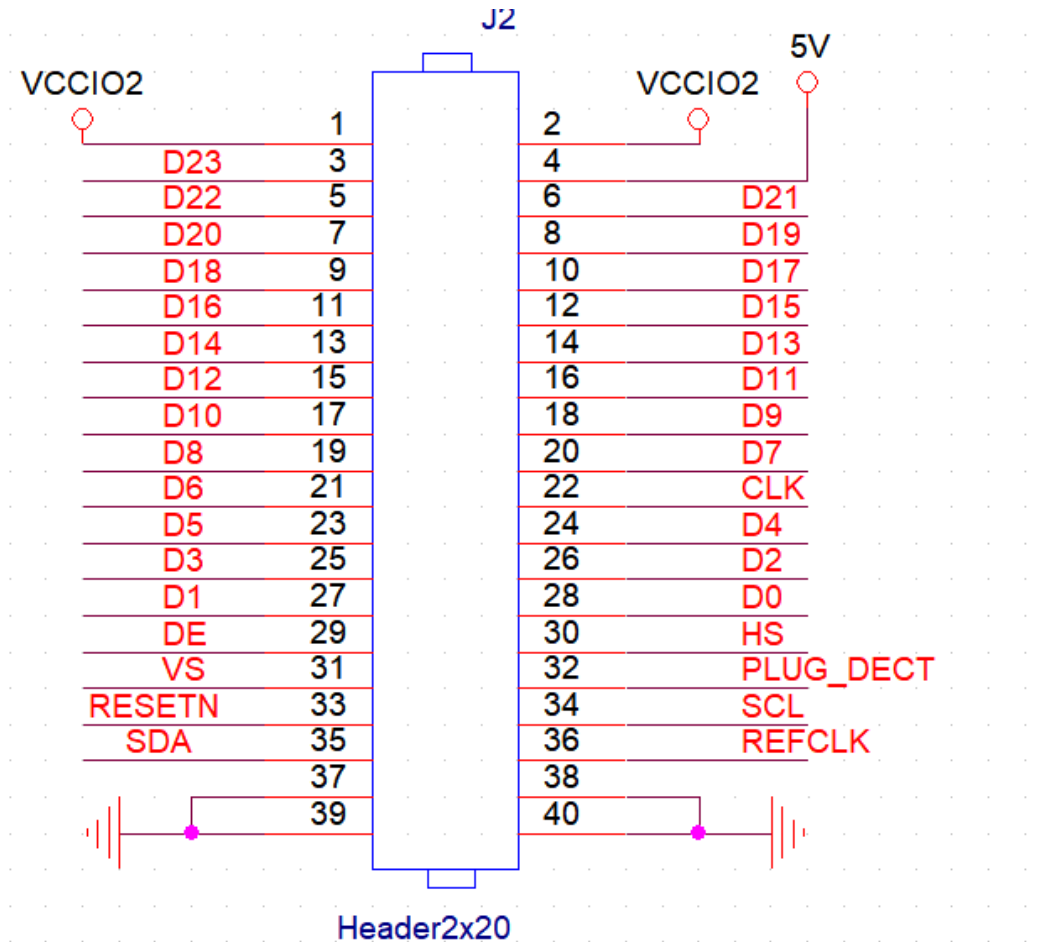
E-mail：support@szfpga.com

目录

1. 产品概述.....	3
2. 操作流程.....	4
3. 资料文档.....	7
4. 显示效果.....	8

1. 产品概述

DVI 配套板是用于 GOWIN NR-9 和 2AR-18 的开发板配套的 HDMI 输出板子。最大分辨率支持 1920*1080P，60Hz 刷新率，24 位 RGB 色彩深度。主芯片是 TFP410，板子带额外的晶振，支持更换晶振支持其他的分辨率。

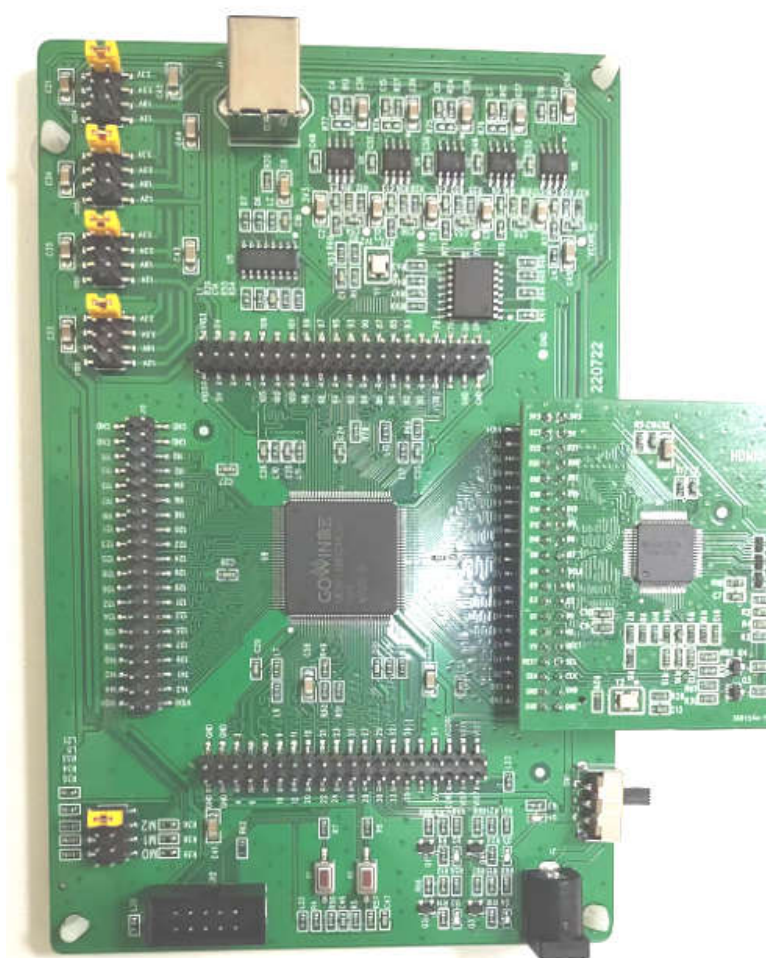


引脚序号	功能	说明	引脚序号	功能	说明
1	VCCIO2	接 3.3V	2	VCCIO2	接 3.3V
3	D23	芯片像素数据 D23	4	5V	不用接
5	D22	芯片像素数据 D22	6	D21	芯片像素数据 D21
7	D20	芯片像素数据 D20	8	D19	芯片像素数据 D19
9	D18	芯片像素数据 D18	10	D17	芯片像素数据 D17
11	D16	芯片像素数据 D16	12	D15	芯片像素数据 D15
13	D14	芯片像素数据 D14	14	D13	芯片像素数据 D13
15	D12	芯片像素数据 D12	16	D11	芯片像素数据 D11
17	D10	芯片像素数据 D10	18	D9	芯片像素数据 D9

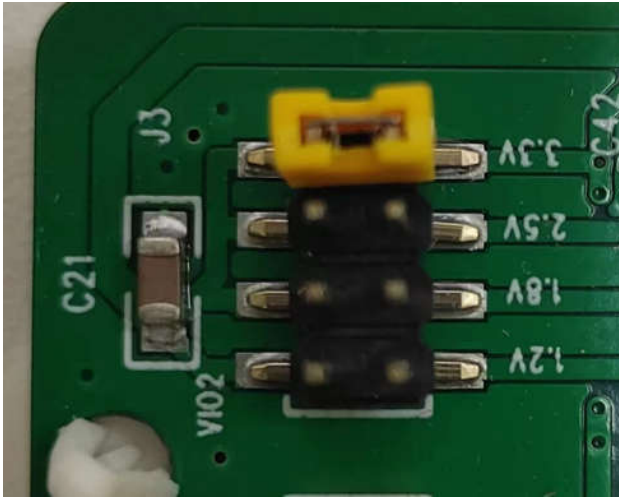
19	D8	芯片像素数据 D8	20	D7	芯片像素数据 D7
21	D6	芯片像素数据 D6	22	CLK	芯片像素时钟 CLK
23	D5	芯片像素数据 D5	24	D4	芯片像素数据 D4
25	D3	芯片像素数据 D3	26	D2	芯片像素数据 D2
27	D1	芯片像素数据 D1	28	D0	芯片像素数据 D0
29	DE	芯片像素有效 DE	30	HS	芯片行数据 HS
31	VS	芯片场数据 HS	32	PLUG_DEC	芯片检测插拔信号
33	RESETN	芯片复位信号	34	SCL	芯片配置 SCL
35	SDA	芯片配置 SDA	36	REFCLK	27MHz 参考时钟
37,39	GND	GND	38,40	GND	GND

2. 操作流程

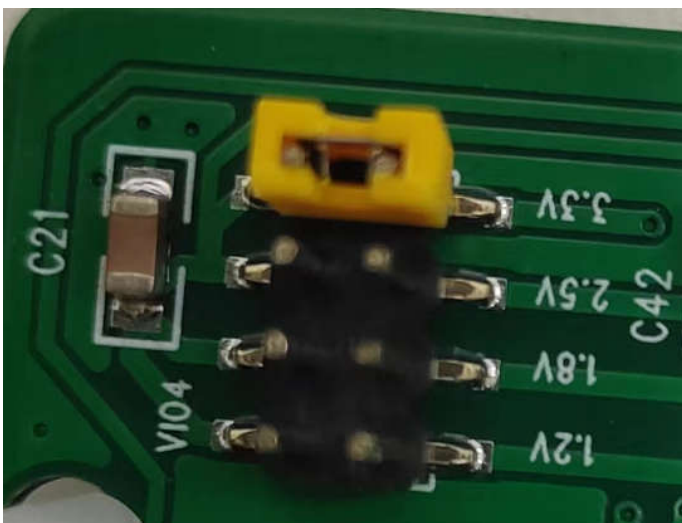
1) 断电，对接好开发板。保持引脚一致性。如下图所示，连接好显示器。NR-9 在 VIO2 区，2AR-18 在 VIO4 区域，连接图片都是下图一致。



2) 设定 NR-9 的 VIO2 电压为 3.3V，或者 2AR-18 的 VIO4 电压为 3.3V。

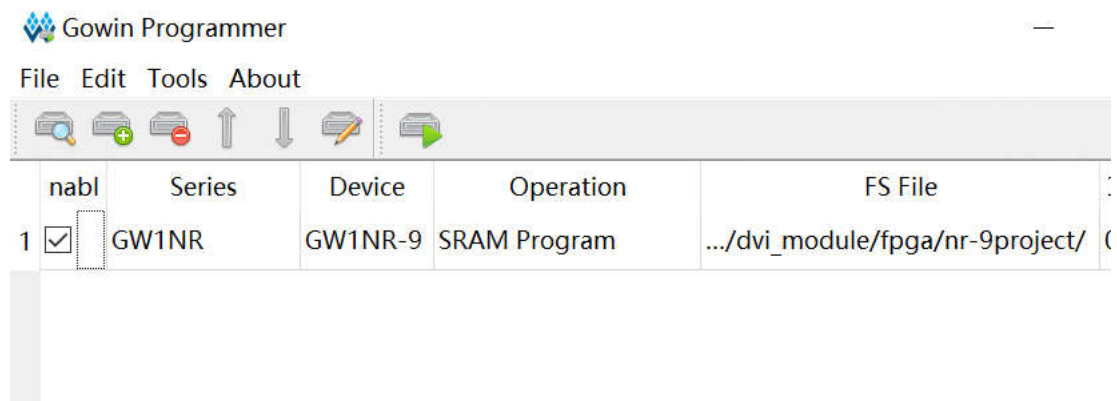


NR-9 的短接要求



2AR-18 短接要求

2) 下载代码。


















3) 测试按键切换图案。选择 K1 按键切换测试图案



3. 资料文档

包含 NR-9 和 2A-18 的工程，驱动芯片 I2C 和 Timing 时序控制代码。

- ▼  dvi_module
 -  document
 - ▼  fpga
 - ▼  2ar-18project
 - >  dvi_test_top
 - ▼  nr-9project
 - ▼  dvi_test_top
 - >  impl
 - >  src
-
-  dvi_i2cset.v
 -  dvi_test_top.v
 -  dvi_timing.v
 -  dviclk_i2cset_top.v
 -  key_work.v
 -  one_i2c_master.v

4. 显示效果





